

u-remote シリーズ: PWM モジュール一部販売終了および

後継製品への移行のお知らせ

拝啓

貴社にはご清栄のこととお慶び申し上げます。
平素は格別のお引き立てを賜り、誠にありがとうございます。

この度、リモート IO 製品: u-remote シリーズの IO モジュールの内部バス通信用チップの移行に伴い、PWM モジュールの後継製品移行を行うこととなりました。

現在該当製品をご利用中のお客様には、ご面倒をおかけいたしますが、何卒ご理解のほどよろしくお願いたします。

敬具

■ 対象製品:

販売終了製品		後継製品	
品番	型式	品番	型式
1315600000	UR20-2PWM-PN-0.5A	3036960000	UR20-2PWM-PN-0.5A-V2
1315610000	UR20-2PWM-PN-2A	3036950000	UR20-2PWM-PN-2A-V2

■ 従来品仕様について:

- PWM 出力始動 / 停止仕様について:

出力プロセスデータには、channel 0 の 1 word (QB8、QB9) と、channel 1 の 1 word (QB10、QB11) の 2 つの control word が用意されています。

それぞれの control word の内、PWM 出力始動用の 1 bit (QX9.0、QX11.0) と、PWM 出力停止用の 1 bit (QX9.1、QX11.1) が用意されています。

Process data¹⁾ outputs UR20-2PWM-PN

Byte	Format	Name	Bit	Function, if set	Remarks
QB0					
QB1	Double	Channel 0: Pulse duration			Input value * 0.02083 μs Input range: 0 ... 8388607
QB2	Word				
QB3					
QB4					
QB5	Double	Channel 1: Pulse duration			Input value * 0.02083 μs Input range: 0 ... 8388607
QB6	Word				
QB7					
QB8			QX8.0...QX8.1	reserved	
			QX8.2	Output mode	0: PN-switching 1: P-switching
			QX8.3...QX8.7	reserved	
QB9	Word	Channel 0: Control word	QX9.0	starts output	Setting with edge 0-1, dominates stop bit
			QX9.1	stops output	Setting with edge 0-1, start bit must be resetted
			QX9.2...QX9.7	reserved	
QB10			QX10.0...QX10.1	reserved	
			QX10.2	Output mode	0: PN-switching 1: P-switching
			QX10.3...QX10.7	reserved	
QB11	Word	Channel 1: Control word	QX11.0	starts output	Setting with edge 0-1, dominates stop bit
			QX11.1	stops output	Setting with edge 0-1, start bit must be resetted
			QX11.2...QX11.7	reserved	

1) Internal process data mapping with data format "Standard". Depending on the fieldbus specification and the data format of the communicating fieldbus components the bytes and/or words can be reversed during data transfer.

始動 bit はドミナントです。停止するには、停止 bit が 1 にセットされる必要があり、始動 bit が同時に 1 にセットされていると停止しません。始動時は停止 bit に関係なく、始動 bit(1 にセット)で始動します。

- 出力モードの bit マップについて:
出力モード設定用の control word 内にある bit QX8.2、QX10.2 により設定された出力モードは、status word (IB0~IB1、IB2~IB3) の各 3 ビット目 (IX0.3、IX2.3) のフラグにてチェックできます。

Process data¹⁾ outputs UR20-2PWM-PN-0.5A

Byte	Format	Name	Bit	Function, if set	Remarks
QB0					
QB1	Double	Channel 0: Pulse duration			Input value * 0.02083 μs Input range: 0 ... 8388607
QB2	Word				
QB3					
QB4					
QB5	Double	Channel 1: Pulse duration			Input value * 0.02083 μs Input range: 0 ... 8388607
QB6	Word				
QB7					
QB8	Word	Channel 0: Control word	QX8.0...QX8.1	reserved	
			QX8.2	Output mode	0: PN-switching 1: P-switching
			QX8.3...QX8.7	reserved	
			QX9.0	starts output	Setting with edge 0-1, dominates stop bit
QB9	Word	Channel 0: Control word	QX9.1	stops output	Setting with edge 0-1, start bit must be resetted
			QX9.2...QX9.7	reserved	
			QX10.0...QX10.1	reserved	
			QX10.2	Output mode	0: PN-switching 1: P-switching
QB10	Word	Channel 1: Control word	QX10.3...QX10.7	reserved	
			QX11.0	starts output	Setting with edge 0-1, dominates stop bit
			QX11.1	stops output	Setting with edge 0-1, start bit must be resetted
			QX11.2...QX11.7	reserved	

1) Internal process data mapping with data format "Standard". Depending on the fieldbus specification and the data format of the communicating fieldbus components the bytes and/or words can be reversed during data transfer.

Process data¹⁾ inputs UR20-2PWM-PN-

Byte	Format	Name	Bit	Function, if active	Remarks
IB0	Word	Channel 0: Status word	IX0.0	reserved	
			IX0.1	Status PWM output	0: disabled, 1: enabled
			IX0.2	reserved	
			IX0.3	Output mode	0: PN-switching 1: P-switching
IB1			IX0.4...0.7	reserved	
IB2	Word	Channel 1: Status word	IX1.0...1.7	reserved	
			IX2.0	reserved	
			IX2.1	Status PWM output	0: disabled, 1: enabled
			IX2.2	reserved	
IB3	Word	Channel 1: Status word	IX2.3	Output mode	0: PN-switching 1: P-switching
			IX02.4...2.7	reserved	
			IX3.0...3.7	reserved	

1) Internal process data mapping with data format "Standard". Depending on the fieldbus specification and the data format of the communicating fieldbus components the bytes and/or words can be reversed during data transfer.

これにより、現在の出力モードについて各チャンネルのビットを用いることで、PLC での制御および、状態監視を行います。

■ 後継製品仕様について:

- PWM 出力始動 / 停止仕様について:

停止 bit がドミナントとなります。 始動および停止 bit が、同時に 1 にセットされた場合、出力は停止します。始動時には、始動 bit が 1 にセットされ、かつ停止 bit が 1 にされないようにする必要があります。

- 出力モードの bit マップについて:

出力モード監視用 bit は、各 status word (IB0~IB1、IB2~IB3) の、2bit 目 (IX0.2、IX2.2) に位置します。出力モードの監視と制御は、2 bit 目を見る必要があります。(今までは 3bit 目を使用)

※その他の変更点はございません。

■ 対応時期:

2024 年 5 月末以降より、新しい製品バージョンへの移行を開始します。

2025 年 7 月(※1)には生産終了および販売、出荷終了見込みです。

※1: 生産用部品の残り状況次第で前後する可能性があります。

今後とも弊社製品をご愛用いただけますようお願い致します。
ご不明点がございましたら下記までお問い合わせください。

【本件に関するお問い合わせ先】

日本ワイドミュラー株式会社 事業推進部

〒140-0002 東京都品川区東品川 2-2-8 スフィアタワー天王洲

TEL: 03-6711-5302 FAX: 03-6711-5333

E-mail: infojapan@weidmuller.com

<https://www.weidmuller.co.jp>